שלום,

התחלנו לתכנן מסמכים עבור הרכיבים שנממש. ניתן לראות אותם ב- <http://image-rotation-technion-ee.googlecode.com/svn/Docs/models%20documentation/>

**שאלות:**

תזכורת:

בהקשר של address converter:

* סוגיית הפונקציות הטריגונומטריות: אנו נעדיף להשתמש בטבלת ערכים מוכנה מראש שתשב ב-top החדש שלנו ולא לממש רכיב כזה.

מאיפה משיגים טבלה כזאת? עד איזה דיוק נדרש?

* יתכנו סיגנלי כניסה נוספים, כרגע אלו הדומיננטיים שחשבנו עליהם.
* הפלט של בלוק זה: 4 פיקסלים מטריציים (8 סיגנלים). איפה ואיך לשמור אותם, שכן נדרש להמיר כל אחד מהם בנפרד לכתובת זכרון.

לדעתנו-פתרון אפשרי הוא להעביר את כל ארבעת הפיקסלים הלאה ל-address calculator והפלט שלו יותאם ל-4 כתובות של פיקסלים ב-SDRAM (4 סיגנלים כעת). ערכי פלט אלה ישמרו ברגיסטר (כי אנחנו צריכים לחלץ את 4 הערכים של הפיקסלים לפני התחלת האינטרפולציה).

בנוסף נצטרך גם לשמור את ערכי הפיקסלים.

בהקשר של address calculator:

* מה הגודל של כתובת SDRAM?
* מהו האינדקס הראשוני שלה?

כללי:

* מסתמן כי נדרש איזה רכיב ש"מנהל" את כל התהליכים בבלוק. האם זוהי מכונת מצבים ב-TOP או שיש לממש רכיב בקרה בפני עצמו?

באיזה שלב נכון לתכנן רכיב זה? לפני תכנון המודולים הקטנים או אחרי?